

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-053711

(43)Date of publication of application : 23.02.2001

(51)Int.Cl.

H04J 3/16

H04B 7/26

H04J 3/00

H04L 12/28

H04L 12/56

(21)Application number : 11-226089

(71)Applicant : NEC CORP

(22)Date of filing : 10.08.1999

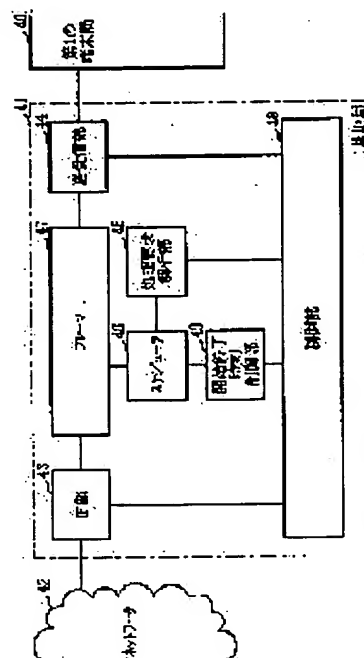
(72)Inventor : KATO TETSUYA

(54) SCHEDULING CONTROLLER AND METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To obtain a scheduling controller to efficiently perform a schedule processing on which a current condition for a processing request is reflected and method.

SOLUTION: Schedule processing starting time calculated by a start/end time control part 49 is calculated according to types and the numbers of various kinds of processing request analyzed by a process analyzing request part 45 and buffered by a scheduler 46 from the end time of specified schedule processing and the schedule processing starting time to the schedule processing starting time of a main frame and each time slot is allocated to the TDMA frames by the scheduler 46 in a base station 41.



LEGAL STATUS

[Date of request for examination]

10.07.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3419355

[Date of registration]

18.04.2003

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(6)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-53711

(P2001-53711A)

(43) 公開日 平成13年2月23日 (2001.2.23)

(51) Int.Cl. ⁷	識別記号	F I	テ-マ-ト (参考)
H 0 4 J 3/16		H 0 4 J 3/16	Z 5 K 0 2 8
H 0 4 B 7/26		3/00	H 5 K 0 3 0
H 0 4 J 3/00		H 0 4 B 7/26	M 5 K 0 3 3
H 0 4 L 12/28		H 0 4 L 11/00	3 1 0 B 5 K 0 6 7
12/56		11/20	1 0 2 A

審査請求 有 請求項の数 6 O L (全 13 頁)

(21) 出願番号 特願平11-226089

(22) 出願日 平成11年8月10日 (1999.8.10)

(71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72) 発明者 加藤 哲也

東京都港区芝五丁目7番1号 日本電気株式会社内

(74) 代理人 100083987

弁理士 山内 梅雄

Fターム (参考) 5K028 BB06 HH00

5K030 HC09 JL01 JT09 LB01 LD18

5K033 DA19

5K067 BB21 CC04 DD34 EE02 EE10

EE71 FF05 GG01 GG11 HH23

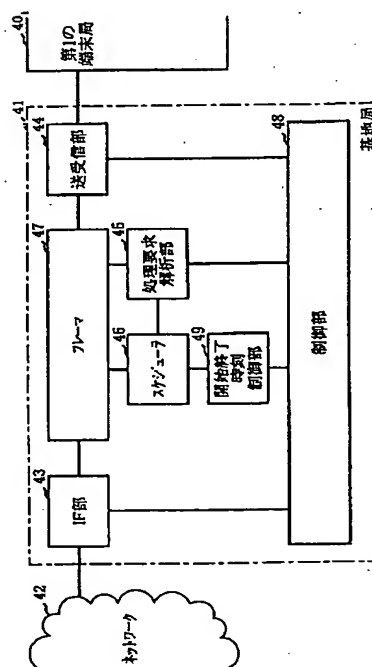
JJ21

(54) 【発明の名称】 スケジューリング制御装置および方法

(57) 【要約】

【課題】 処理要求に対する最新の条件を反映させた効率的にアスケジューリング処理を行うスケジューリング制御装置および方法を提供する。

【解決手段】 基地局41において、各TDMAフレームごとに所定のスケジュール処理終了時刻から前フレームのスケジュール処理開始時刻から本フレームのスケジュール処理開始時刻までに処理解析要求部45で解析されスケジュールラ46でバッファリングされた各種処理要求の種別および数に応じて、開始終了時刻制御部49で算出されたスケジュール処理開始時刻を算出し、スケジュールラ46によりTDMAフレームに各タイムスロットの割り当てを行う。



【特許請求の範囲】

【請求項1】 複数の処理要求を受け付ける要求受付手段と、

この要求受付手段によって受け付けられた処理要求数および種類に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出手段と、

この開始時刻算出手段によって算出されたスケジューリング処理開始時刻と前記スケジューリング処理終了時刻との間に前記要求受付手段によって受け付けられた処理要求をスケジューリングするスケジューリング処理手段とを具備することを特徴とするスケジューリング制御装置。

【請求項2】 複数の端末局からの送信要求およびそのデータ長からなる伝送帯域要求としての処理要求を受け付ける要求受付手段と、

この要求受付手段によって受け付けられた処理要求に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出手段と、

この開始時刻算出手段によって算出されたスケジューリング処理開始時刻と前記スケジューリング処理終了時刻との間に前記要求受付手段によって受け付けられた処理要求をフレーム内のタイムスロットに割り当てるスケジューリング処理手段と、

このスケジューリング処理手段によるタイムスロットの割当情報を前記複数の端末局に通知する通知手段とを具備することを特徴とするスケジューリング制御装置。

【請求項3】 予め決められた前記スケジューリング処理終了時刻を記憶する記憶手段を備え、前記開始時刻算出手段は前記記憶手段に記憶されたスケジューリング処理終了時刻を基準に前記要求受付手段によって受け付けられた処理要求に基づいてスケジューリング処理開始時刻を算出することを特徴とする請求項1または請求項2記載のスケジューリング制御装置。

【請求項4】 前記処理要求ごとに予め決められたスケジューリング処理時間を記憶する処理時間記憶手段を備え、前記開始時刻算出手段は前記処理時間記憶手段に記憶された処理要求の種類に対応したスケジューリング処理時間からスケジューリング処理時間の積算時間を算出し、スケジューリング処理終了時刻を基準に前記要求受付手段によって受け付けられた処理要求に基づいてスケジューリング処理開始時刻を算出することを特徴とする請求項1～請求項3記載のスケジューリング制御装置。

【請求項5】 複数の処理要求を受け付ける要求受付ステップと、

この要求受付ステップで受け付けられた処理要求数および種類に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出ステップと、

この開始時刻算出ステップで算出されたスケジューリング処理開始時刻と前記スケジューリング処理終了時刻との間に前記要求受付手段によって受け付けられた処理要求をスケジューリングするスケジューリング処理ステップとを具備することを特徴とするスケジューリング制御方法。

【請求項6】 複数の端末局からの送信要求およびそのデータ長からなる伝送帯域要求としての処理要求を受け付ける要求受付ステップと、

10 この要求受付ステップで受け付けられた処理要求に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出ステップと、

この開始時刻算出ステップで算出されたスケジューリング処理開始時刻と前記スケジューリング処理終了時刻との間に前記要求受付ステップで受け付けられた処理要求をフレーム内のタイムスロットに割り当てるスケジューリング処理ステップと、

20 このスケジューリング処理ステップによるタイムスロットの割当情報を前記複数の端末局に通知する通知ステップとを具備することを特徴とするスケジューリング制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明はスケジューリング制御装置および方法に係わり、詳細には各種処理要求の受け付け状況に応じてスケジューリングを制御するスケジューリング制御装置および方法に関する。

【0002】

30 【従来の技術】従来この種のスケジューリング制御装置は、受け付けられた各種処理要求に応じてスケジューリングを行い、全体として最適なスループットの実現を図る。このようなスケジューリング制御装置について、以下では時分割多重アクセス（Time Division Multiple Access：以下、TDMAと略す。）制御方式のうち動的スロット割り当て（Dynamic Slot Assignment：以下、DSAと略す。）を行う無線通信システムに適用されたスケジューリング制御装置について説明する。

40 【0003】図7は、従来提案されたスケジューリング制御装置が適用されたDSAを行う無線通信システムの構成の概要を表わしたものである。この無線通信システムは、基地局10と、この基地局10との間で無線通信を行う第1～第4の端末局11～14と、基地局10を収容するとともにデータ通信網あるいは加入者網などのネットワーク12とを有している。基地局10と各端末局11～14との間は、固定長のTDMAフレームを送受信単位とした無線による通信が行われる。基地局10から各端末局11～14へ方向を下り方向とし、各端末局11～14から基地局10へ方向を上

50 り方向とする。

3

【0004】下り方向および上り方向に、データあるいは制御信号が送受信される。その送受信タイミングは基地局 10 によって一括管理されており、フレームごとに各端末局 11₁～11₄に通知されるようになっている。送受信タイミングは、基地局 10 において、各端末局 11₁～11₄から通知された基地局 10 に対する送信要求あるいは基地局 10 で発生した各端末局 11₁～11₄への送信要求に基づいてスケジューリングされる。スケジューリングは、各送信要求の要求順に伝送帯域要求量などのスケジューリングに必要な情報を参照しながら、

【0005】図 8 は、上述した TDMA フレームの構成の概要を表わしたものである。同図 (a) は、図 1 に示す無線通信システムにおける基地局と端末局との間で送受信される TDMA フレームを示す。同図 (b) は、その TDMA フレームの構成を示す。基地局 10 と端末局 11₁～11₄との間では、同図 (a) に示すように、固定長 F のフレームを単位として、送受信が行われる。フレーム 13₁は、下り方向の共通信号部 14₁と、下り方向の送信データ部 15₁と、上り方向の送信データ部 16₁と、上り方向の制御信号部 17₁とを有している。他のフレームも、同様の構成をなしている。

【0006】下り方向の共通信号部 14₁は、基地局 10 で管理された各端末局の送受信タイミング制御や各フレームのスロット割当情報等が配置される。実際には同図 (b) に示すように、先頭に固定パタンのプリアンプル情報 P が付加されたバーストデータ 18 として、全端末局に報知される。下り方向の送信データ部 15₁は、基地局 10 から送信要求のあった端末局ごとに割り当てられたタイムスロットに各端末局からの送信データが配置され、その先頭に固定パターンであるプリアンプル情報 P が挿入されたバーストデータ 19 である。各端末局がどのタイムスロットに割り当てられているかは、全端末局に報知される上述した下り方向の共通信号部 14₁で配置されたスロット割当情報を参照することにより認識することができる。

【0007】上り方向の送信データ部 16₁は、各端末局からそれぞれ個別に基地局 10 に対して送信された複数のバーストデータ 20₁～20₄からなる。各端末局がどのタイミングで各バーストデータを送信するかは、これらバーストデータが送信されるよりも時間的に前のフレームの下り方向の共通信号部で基地局 10 から指示される。このように指示される送受信タイミングは、前フレーム以前に各端末局からの送信要求や基地局 10 で発生した各端末局への送信要求に基づいてスケジューリングされたものである。上り制御信号部 17₁は、各端末局からの送信要求およびそのデータ長がそれぞれ予め決められた送信タイミングで送信される。各送信要求およびデータ長は、先頭に固定パターンであるプリアンプル情

4

報 P が付加されたバーストデータ 21₁～21₄である。

【0008】DSA を行う基地局 10 は、例えばフレーム 13₁の上り方向の制御信号部 17₁で通知された各端末局からの送信要求およびデータ長と、基地局 10 で発生したネットワーク 12 から各端末局への送信要求およびそのデータ長とに基づいて、スケジューリングを行う。送信要求およびデータ長は伝送帯域の要求であり、従来のスケジューリング制御装置で行われる処理要求に対応する。このスケジューリングは、フレーム期間 F 内に、各種要求に応じて下り方向の送信データと上り方向の送信データとを、それぞれ各端末局に対してタイムスロット単位に割り当てる。その結果、下り方向の場合、基地局 10 から送信要求のあった端末局に割り当てられたタイムスロットを用いて、データの送信を行う。各端末局は、自局に割り当てられたタイムスロットに配置されたデータを抽出して、これを受信データとする。一方、上り方向の場合、次のフレーム 13₂の下り方向の共通信号部 14₂で全端末局に上り送信データのタイムスロットの割当結果が報知される。各端末局では指定されたタイムスロット位置を用いて、基地局 10 に対して要求を行ったデータの送信を行う。

【0009】このように、DSA を行う基地局では、各フレームごとに動的に、下り方向の送信データ部 15₁と上り方向の送信データ部 16₁に指定されるタイムスロットを変更することによって、それぞれの状況に応じた最適な送受信タイミングの制御を行う。

【0010】図 9 は、このような DSA を行う基地局 10 の構成要素を表わしたものである。ここでは、基地局 10 と無線通信を行う端末局として、第 1 の端末局 11₁のみを示している。基地局 10 は、ネットワーク 12 内の通信信号と基地局 10 の装置内信号とのインタフェース (Interface: 以下、IF と略す。) 機能を有する IF 部 22 と、第 1 の端末局 11₁のみならず全端末局と無線通信を行うための変復調および送受信を行う送受信部 23 とを備えている。さらに基地局 10 は、ネットワーク 12 から入力されたデータの各端末局へのデータの送信要求およびデータ長と、端末局から通知されるデータの送信要求およびそのデータ長からなる伝送帯域要求を解析する処理要求解析部 24 と、伝送順に各端末に対する送受信時間位置とその長さをフレーム内に配置するスケジューラ 25 と、スケジューラ 25 によって生成されたスケジューリング結果に基づいてフレーム内の実時間上へ処理内容を配置するフレーム 26 と、これら装置内各機能部を制御する制御部 27 とを有している。

【0011】送受信部 23 で各端末局からの上り方向の送信データおよび制御信号を受信すると、制御部 27 は処理要求解析部 24 に、この各端末局からの上り方向の制御信号により通知される基地局への送信要求および送信データ長と、基地局 10 で発生した各端末局へのデータの送信要求および送信データ長とを解析させる。基地

局 10 で発生した各端末局への送信要求は、I F 部 22 を介してネットワーク 12 との間で行われるデータの送受信の状況に応じて発生したものである。続いて、スケジューラ 25 に、処理要求解析部 24 で解析された複数の処理要求に対して、フレーム内における送信時間位置とその長さをタイムスロット単位に割り当てさせる。スケジューラ 25 によって割り当てられた送信時間位置とその長さは、フレーム 26 に通知される。フレーム 26 は、通知されたスケジューラ 25 の割当結果である送信時間位置および長さを参照して、各処理要求に対応して配置すべきデータおよび制御信号の配置を行って図 8 に示したような TDMA フレームを生成する。フレーム 26 で生成された TDMA フレームは、送受信部 23 で変調され、送信される。

【0012】スケジューラ 25 は、端末局および基地局内部で発生した送信要求に基づく割り当て結果を、次のフレームに反映させるために、所定の時間までにスケジューリングを完了させておく必要がある。このような制御を行うスケジューラ 25 は、図示しない中央処理装置 (Central Processing Unit: CPU) を有しており、呼び出し専用メモリ (Read Only Memory: ROM) などの所定の記憶装置に格納された制御プログラムに基づいて上述したスケジューリングを行わせることができるようになっている。

【0013】図 10 は、スケジューラ 25 によるスケジューリングの処理内容の概要を表わしたものである。ここでは、予め決められたスケジューリング処理開始時刻を T_s とし、次のフレームにスケジューリング結果を反映させるためにスケジューリングを完了すべき予め決められたスケジューリング処理終了期限時刻を T_e 、見積もったスケジューリング処理終了時刻を T_e とする。

【0014】スケジューラ 25 は、制御部 27 からスケジューリング処理の開始を指示されると、処理要求解析部 24 によって解析された送信要求があるか否かを監視し (ステップ S30: N)、これを検出したとき (ステップ S30: Y)、それぞれの送信要求ごとに必要な処理時間を積算し、スケジューリングに必要な積算時間 T_t を算出する (ステップ S31)。

【0015】次に、予め決められたスケジューリング開始時刻 T_s に、算出した積算時間 T_t を加算し、スケジューリングを完了すべき期限時刻 T_e と比較する (ステップ S32)。加算結果が、期限時刻 T_e を越えていないとき (ステップ S32: N)、まだ別の処理要求のためのスケジューリング時間に余裕があると判断し、終了時刻 T_e にその加算結果を代入して (ステップ S33)、次の処理要求に対するスケジューリングを行う (ステップ S30)。

【0016】一方、ステップ S32 で、加算結果が期限時刻 T_e を越えているとき (ステップ S32: Y)、これ以上の処理要求は、次のフレームに反映させることが

できないものとして、スケジューリング処理を終了する (エンド)。すなわち、この時点までにステップ S33 で終了時刻 T_e に代入された処理要求分まで、次のフレームにスケジューリング結果を反映させる。

【0017】このようにスケジューラ 25 は、要求される処理などを実時間上へ実際の処理順に配置するものであるが、処理要求の頻度や、処理時間の変動により最適な配置を行うことを目的とする機能や処理が要求され、これらに関する技術が種々提案されている。

【0018】例えば特開平 9-265459 号公報「データ処理装置の制御方法」は、処理時間の見込結果に基づいて制御プログラム自体の選択を行って起動選択を行って、処理時間の予想に基づいて処理順を変更させる技術が開示されている。より詳細には、処理中の処理要求の残存時間と待ち行列全体の待ち時間と発生した処理要求による見込処理時間とを合計した処理修了見込時間が最小のデータ処理装置に発生した処理要求を追加させることによって、時系列に順次発生する処理要求について要求の発生順と処理の終了順の逆転を抑え、情報処理システム全体の処理時間を短縮する。

【0019】

【発明が解決しようとする課題】しかしながら、図 9 および図 10 に示す従来提案されたスケジューリング制御装置が適用された基地局におけるスケジューラは、処理要求に対応する必要な積算時間 T_t が " $T_e - T_s$ " よりも十分短い場合であっても、スケジューリング開始時刻としてフレーム内の早い時刻に予め決められた T_s から処理要求のスケジューリングを行う。したがって、スケジューリングが完了した " $T_s + T_t$ " が経過後、同様に予め決められたスケジューリング終了期限時刻 T_e が経過するまで待つことが多い (ただし、 $T_e \geq T_s + T_t$)。

【0020】すなわち、処理要求が最も多い場合にも対応して、できるだけ処理要求を次のフレームに反映させるために、予め決めておくスケジューリング開始時刻 T_s を早めに設定している。これは、毎フレームごとに、この最悪条件における受付時間を設定する必要があるからである。しかしながら、スケジューリング開始時刻 T_s がフレーム内においてあまりにも早い時刻に設定されている場合には、古い時点での処理要求に対する条件を用いたスケジューリングが行われることから、条件の新旧を考慮したスケジューリングを必要とするシステムに適用する場合、時々刻々と変化する処理要求の内容に対応することができないという問題を招く。

【0021】また特開平 9-265459 号公報に開示された技術では、処理時間の予想に基づいてスケジューリングを行うが、ある決められた期限時刻までに効率的に、最新の条件を反映させたスケジューリング処理を終了させるために技術については開示も示唆もされていない。

【0022】そこで本発明の目的は、処理要求に対する最新の条件を反映させた効率的にアスケジューリング処理を行うスケジューリング制御装置および方法を提供することにある。

【0023】

【課題を解決するための手段】請求項1記載の発明では、(イ)複数の処理要求を受け付ける要求受付手段と、(ロ)この要求受付手段によって受け付けられた処理要求数および種類に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出手段と、(ハ)この開始時刻算出手段によって算出されたスケジューリング処理開始時刻とスケジューリング処理終了時刻との間に要求受付手段によって受け付けられた処理要求をスケジューリングするスケジューリング処理手段とをスケジューリング制御装置に具備させる。

【0024】すなわち請求項1記載の発明では、開始時刻算出手段において、予め決められたスケジューリング処理終了時刻を基準に、要求受付手段で受け付けられた複数の処理要求の受付数およびその種類に応じてスケジューリング処理に必要な積算時間を算出して、スケジューリング処理開始時刻を算出する。そして、スケジューリング処理手段で、算出されたスケジューリング処理開始時刻とスケジューリング処理終了時刻との間に要求受付手段で受け付けられた処理要求をスケジューリングするようにした。

【0025】請求項2記載の発明では、(イ)複数の端末局からの送信要求およびそのデータ長からなる伝送帯域要求としての処理要求を受け付ける要求受付手段と、

(ロ)この要求受付手段によって受け付けられた処理要求に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出手段と、(ハ)この開始時刻算出手段によって算出されたスケジューリング処理開始時刻とスケジューリング処理終了時刻との間に要求受付手段によって受け付けられた処理要求をフレーム内のタイムスロットに割り当てるスケジューリング処理手段と、(ニ)このスケジューリング処理手段によるタイムスロットの割当情報を複数の端末局に通知する通知手段とをスケジューリング制御装置に具備させる。

【0026】すなわち請求項2記載の発明では、開始時刻算出手段において、予め決められたスケジューリング処理終了時刻を基準に、要求受付手段で受け付けられた複数の端末局からの送信要求およびそのデータ長からなる伝送帯域要求の受付数およびその種類に応じてスケジューリング処理に必要な積算時間を算出して、スケジューリング処理開始時刻を算出する。そして、スケジューリング処理手段で、算出されたスケジューリング処理開始時刻とスケジューリング処理終了時刻との間に要求受付手段で受け付けられた伝送帯域要求をフレーム内のタ

ймスロットに割り当ててスケジューリングし、その結果を通知手段で複数の端末局に通知することで、DSAを行うようにした。

【0027】請求項3記載の発明では、請求項1または請求項2記載のスケジューリング制御装置で、予め決められたスケジューリング処理終了時刻を記憶する記憶手段を備え、開始時刻算出手段は記憶手段に記憶されたスケジューリング処理終了時刻を基準に要求受付手段によって受け付けられた処理要求に基づいてスケジューリング処理開始時刻を算出することを特徴としている。

【0028】すなわち請求項3記載の発明では、所定のスケジューリング処理終了時刻を記憶する記憶手段を設け、開始時刻算出手段でこの記憶手段に記憶されたスケジューリング処理終了時刻を読み出して、これを基準に要求受付手段によって受け付けられた処理要求に基づいてスケジューリング処理に必要な積算時間を算出して、スケジューリング処理開始時刻を求めるようにした。これにより、必要に応じてスケジューリング終了時刻をパラメータとして変更することができるので、より柔軟なスケジューリング処理を行うことができるようになる。

【0029】請求項4記載の発明では、請求項1～請求項3記載のスケジューリング制御装置で、処理要求ごとに予め決められたスケジューリング処理時間を記憶する処理時間記憶手段を備え、開始時刻算出手段は処理時間記憶手段に記憶された処理要求の種類に対応したスケジューリング処理時間からスケジューリング処理時間の積算時間を算出し、スケジューリング処理終了時刻を基準に要求受付手段によって受け付けられた処理要求に基づいてスケジューリング処理開始時刻を算出することを特徴としている。

【0030】すなわち請求項4記載の発明では、予め処理要求ごとに決められたスケジューリング処理時間を記憶する処理時間記憶手段を備え、開始時刻算出手段がスケジューリング処理開始時刻の算出の際に、まず処理時間記憶手段に記憶された処理要求ごとの処理時間を読み出し、これを処理要求の数と積算することで容易にスケジューリング処理時間の積算時間を算出することができる。

【0031】請求項5記載の発明では、(イ)複数の処理要求を受け付ける要求受付ステップと、(ロ)この要求受付ステップで受け付けられた処理要求数および種類に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出ステップと、(ハ)この開始時刻算出ステップで算出されたスケジューリング処理開始時刻とスケジューリング処理終了時刻との間に要求受付手段によって受け付けられた処理要求をスケジューリングするスケジューリング処理ステップとをスケジューリング制御方法に具備させる。

【0032】すなわち請求項5記載の発明では、要求受

付ステップで複数の処理要求を受け付け、開始時刻算出ステップでこの要求受付ステップで受け付けられた処理要求数およびその種類に応じてスケジューリング処理に必要な積算時間を算出して所定のスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を求める。さらに、スケジューリング処理ステップで、開始時刻算出ステップで求めたスケジューリング処理開始時刻と所定のスケジューリング処理終了時刻との間に要求受付ステップで受け付けられた処理要求をスケジューリングするようにした。

【0033】請求項6記載の発明では、(イ)複数の端末局からの送信要求およびそのデータ長からなる伝送帯域要求としての処理要求を受け付ける要求受付ステップと、(ロ)この要求受付ステップで受け付けられた処理要求に基づいて予め決められたスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を算出する開始時刻算出ステップと、(ハ)この開始時刻算出ステップで算出されたスケジューリング処理開始時刻とスケジューリング処理終了時刻との間に要求受付ステップで受け付けられた処理要求をフレーム内のタイムスロットに割り当てるスケジューリング処理ステップと、

(ニ)このスケジューリング処理ステップによるタイムスロットの割当情報を複数の端末局に通知する通知ステップとをスケジューリング制御方法に具備させる。

【0034】すなわち請求項6記載の発明では、要求受付ステップで複数の端末局からの送信要求及びそのデータ長からなる伝送帯域としての処理要求を受け付け、開始時刻算出ステップでこの要求受付ステップで受け付けられた処理要求数およびその種類に応じてスケジューリング処理に必要な積算時間を算出して所定のスケジューリング処理終了時刻を基準にスケジューリング処理開始時刻を求める。さらに、スケジューリング処理ステップで、開始時刻算出ステップで求めたスケジューリング処理開始時刻と所定のスケジューリング処理終了時刻との間に要求受付ステップで受け付けられた処理要求をフレーム内のタイムスロットに割り当てるスケジューリングを行い、通知ステップでそのスケジューリング結果を端末局に通知することで、DSAを行うようにした。

【0035】

【発明の実施の形態】

【0036】

【実施例】以下実施例につき本発明を詳細に説明する。

【0037】図1は、本発明の一実施例におけるスケジューリング制御装置が適用されたDSAを行う無線通信システムの基地局の構成の概要を表わしたものである。本実施例における基地局は、図7に示すDSAを行う無線通信システムに適用される。DSAは、上述したようにTDMAフレームをさらに細かく分割したスロットと呼ばれる時間単位を用いて、データの送受信のスロット位置およびスロット数に相当するスロット長を各フレ

ムごとに制御することで、伝送帯域を必要に応じて可変させるものである。

【0038】基地局と、この基地局との間で無線通信を行う複数の端末局と、基地局を収容するとともにデータ通信網あるいは加入者網などのネットワークとを有した無線通信システムにおいて、基地局と各端末局との間には、固定長のTDMAフレームを送受信単位とした無線による通信が行われる。本実施例では、図7と同様に、基地局と無線通信を行う端末局を第1～第Kの端末局40₁～40_Kとし、図1では第1の端末局40₁のみを示す。

【0039】本実施例における基地局41は、ネットワーク42内の通信信号と基地局41の装置内信号とのIF機能を有するIF部43と、第1の端末局40₁のみならず全端末局と無線通信を行うための変復調および送受信を行う送受信部44とを備えている。また基地局41は、ネットワーク41から入力されたデータの各端末局へのデータの送信要求およびデータ長と、端末局から通知されるデータの送信要求およびそのデータ長からなる伝送帯域要求を解析する処理要求解析部45と、伝送順に各端末に対する送受信時間位置とその長さをフレーム内に配置するスケジューラ46と、スケジューラ46によって生成されたスケジューリング結果に基づいてフレーム内の実時間上へ処理内容を配置するフレーム47と、これら装置内各機能部を制御する制御部48とを有している。さらに本実施例における基地局41は、開始終了時刻制御部49を備え、各種の処理要求の受付状況に応じて、スケジューリング開始時刻およびスケジューリング終了時刻のうち少なくとも一方を制御する開始終了時刻制御を行うことができるようになっていることを特徴としている。ここでは、開始終了時刻制御部49は、スケジューリング開始時刻の制御をするものとして説明する。

【0040】送受信部44で各端末局からの上り方向の送信データおよび制御信号を受信すると、制御部48は、処理要求解析部45に、この各端末局からの上り方向の制御信号により通知される基地局への送信要求および送信データ長と、基地局41で発生した各端末局へのデータの送信要求および送信データ長とを解析させる。基地局41で発生した各端末局への送信要求は、IF部43を介してネットワーク42との間で行われるデータの送受信の状況に応じて発生したものである。そして、スケジューラ46に、処理要求解析部24で解析された複数の処理要求に対して、フレーム内における送信時間位置とその長さとをタイムスロット単位に割り当てさせる。

【0041】図2は、図1に示した基地局の構成要部のうちスケジューラ46およびフレーム47の構成要部を表わしたものである。ただし、図1に示す基地局と同一部分には同一符号を付し、適宜説明を省略する。スケジ

ユーラ46は、処理要求解析部45で解析された各種処理要求をその要求種別ごとに受け付ける要求受付部50と、スケジューリングの際に必要なTDMAフレームの長さ、TDMAフレーム終了時刻あるいはスケジューリング終了時刻など予め設定されたパラメータを記憶するスケジューリング情報記憶部51と、開始終了時刻制御部49によって制御されたスケジューリング開始時刻に基づいて、スケジューリング情報記憶部51に記憶された各種パラメータを参照して要求受付部50によって受け付けられた各種処理要求をスケジューリングするスケジューリング部52とを備えている。

【0042】要求受付部50は、処理要求解析部45によって解析された各種要求を要求種別ごとに要求順に蓄積する第1〜第Nのバッファ53₁〜53_Nと、要求種別ごとにスケジューリング部52に対して対応するバッファから処理要求を送出する第1〜第Nの処理要求部54₁〜54_Nとを有している。

【0043】一方、フレーム47は、スケジューラ46によって各種処理要求に基づいて各端末に対する送受信時間位置とその長さをフレーム内に配置するスケジューリングの結果から、フレーム内の実時間上へ処理要求に対応した処理内容を配置するTDMAフレームを、図示しない端末局との間で送受信を行うための通信タイミング制御部55を有している。

【0044】このような構成のスケジューラ46は、処理要求解析部45によって解析された各端末局からの上り方向のデータ送信要求および基地局内で発生した下り方向のデータ送信要求を、その要求種別ごとに要求受付部50で受け付ける。要求受付部50で受け付けられた各種処理要求は、スケジューリング部52で開始終了時刻制御部49によって制御されたスケジューリング開始時刻に基づいて、スケジューリング情報記憶部51に記憶されているパラメータを参照しながら、TDMAフレームにおけるタイムスロット割り当てを行う。

【0045】このようなスケジューラ46は、図示しないCPUを有しており、ROMなどの所定の記憶装置に格納された制御プログラムに基づいて上述した制御を行わせることができるようになっている。

【0046】図3は、スケジューラ46による上述したスケジューリング処理の内容の概要を表わしたものである。スケジューラ46は装置内クロックなどの基準タイミング信号に基づいて計時されるタイマ値を参照し、スケジューリング処理の受け付け開始およびその終了を判別する。この参照するタイマ値の計時は、一定の繰り返し周波数の基準タイミング信号の立ち上がりでカウンタアップするカウンタ回路で行う。

【0047】まず、スケジューラ46のスケジューリング部52に、基準タイミング信号の立ち上がりなどのカウンタインクリメントの契機を待ち（ステップS60：N）、これを検出したとき（ステップS60：Y）、ス

ケジューリング情報記憶部51に記憶されたスケジューリング情報のうち予め決められているフレーム終了時刻になったか否かを判別させる（ステップS61）。ここで、フレーム終了時刻になっていないとき（ステップS61：N）、カウンタをインクリメントさせる（ステップS62）。一方、ステップS61で予め決められたフレーム終了時刻になったとき（ステップS61：Y）、カウンタをリセットさせる（ステップS63）。

【0048】その後、開始終了時刻制御部49から通知されたスケジューリング開始時刻になったか否かを判別させる（ステップS64）。スケジューリング開始時刻になっているとき（ステップS64：Y）、スケジューリング部52にスケジューリング処理を開始させる（ステップS65）。すなわち、要求受付部50の第1〜第Nの処理要求部54₁〜54_Nのうちいずれか1つからスケジューリング部52に処理要求を送出させる。その後、再びカウンタインクリメントの契機を待つ（ステップS60）。

【0049】ステップS64でスケジューリング開始時刻になっていないとき（ステップS64：N）、スケジューリング情報記憶部51に記憶されたスケジューリング情報のうち予め決められているスケジューリング処理終了時刻を示す受付終了時刻になったか否かを判別させる（ステップS66）。受付終了時刻になっていないとき（ステップS66：N）、再びカウンタインクリメントの契機を待つ。受付終了時刻になっているとき（ステップS66：Y）、要求受付部50からの処理要求の受け付けを終了させるとともに、スケジューリング処理を終了させる（ステップS67）。

【0050】このようなスケジューリング処理の際に必要なスケジューリング開始時刻は、開始終了時刻制御部49によって生成される。

【0051】開始終了時刻制御部49は、図示しないCPUを有しており、ROMなどの所定の記憶装置に格納された制御プログラムに基づいて各種制御を行わせることができるようになっている。

【0052】図4は、開始終了時刻制御部49で行われるスケジューリング開始時刻の生成処理の一例を表わしたものである。すなわち、毎フレームごとにフレーム内のスケジューリング終了時刻がフレームの終了時刻に対して所定の時間だけ前方に配置され、発生する処理要求に応じてスケジューリング開始時刻を前倒しにすることで、できるだけ最新の処理要求の条件を用いてスケジューリングを行うことができるようになっている。

【0053】まず、開始終了時刻制御部49の制御開始とともにスケジューリング処理時間の積算時間T_tをリセットし（ステップS70）、スケジューリング開始時刻T_sにスケジューリング終了時刻T_eを代入する初期設定を行う（ステップS71）。その後、要求受付部50から図3に示したステップS65で処理要求の受付が

あったことが通知されたとき（ステップS72：Y）、処理要求数を示す内部変数Nをインクリメントし（ステップS73）、新たに発生した処理要求に伴うスケジューリング処理に必要な積算時間を算出する（ステップS74）。

【0054】ここで、スケジューリング開始時刻を T_s 、スケジューリング終了時刻を T_e とし、第1～第Nの処理要求部541～54Nからスケジューリング部52に送出される処理要求を $RQ_1 \sim RQ_N$ とする。さらに、これら処理要求 $RQ_1 \sim RQ_N$ に対して、必要なスケジューリング処理時間をそれぞれ $TP_1 \sim TP_N$ 、あるフレーム内における処理要求種別ごとの受付度数を $RC_1 \sim RC_N$ とする。同一の処理要求には、同一のスケジューリング処理時間がかかるものとする、スケジューリング処理時間の積算時間 T_t は、次の（1）式のようになる。

【0055】

$$T_t = \sum (TP_N \times RC_N) \quad \dots (1)$$

【0056】これは、処理要求種別ごとに予め決められたスケジューリング処理の所要時間を対応付けて記憶したテーブルを参照して算出することができる。

【0057】続いて、スケジューリング開始時刻 T_s に“ $T_e - T_t - \alpha$ ”を代入する（ただし、 $T_t \leq T_e - \alpha$ とする。）（ステップS75）。この“ α ”は、スケジューリング処理時間の算出時の誤差などの“ゆとり”分を考慮した定数あるいはパラメータである。

【0058】次に、ステップS75で算出したスケジューリング開始時刻 T_s がフレーム開始時刻 T_0 以下であるか否かをチェックする（ステップS76）。すなわち、スケジューリング開始時刻 T_s がフレーム開始時刻 T_0 よりも前にあるとき（ステップS76：Y）、1フレーム内でのスケジューリングは不可能であるものとし、スケジューリング開始時刻 T_s にフレーム開始時刻 T_0 を代入して、一連の処理を終了する（エンド）。一方、ステップS76で、スケジューリング開始時刻 T_s がフレーム開始時刻 T_0 よりもまだ時間的に後にあるとき（ステップS76：N）、さらに別の処理要求によるスケジューリング処理を1フレーム内で行うことができるものと判断し、再びステップS72に戻る。

【0059】なお、本実施例における開始終了時刻制御部49では、受け付けられる処理要求がスケジューリング開始時刻経過後も発生し、仮にスケジューリング開始後に多数の処理要求が発生した処理時間を要することが判明したとしてもスケジューリング開始時刻を更新させることができない。そのため、スケジューリング開始時刻に発生した処理要求は、次のスケジューリングに持ち越されるとともに次のスケジューリング処理開始時刻 T_s 決定の対象とされる。

【0060】このようにスケジューラ46によって割り当てられた送信時間位置とその長さは、フレーム47に

通知される。

【0061】フレーム47は、通知されたスケジューラ46の割当結果である送信時間位置および長さを参照して、それぞれ配置すべきデータおよび制御信号の配置を行って図8に示したようなTDMAフレームを生成する。フレーム47で生成されたTDMAフレームは、通信タイミング制御部55により、図示しない端末局との間で送受信を行うためのタイミング制御され、送受信部44で変調後、送信される。

【0062】次に、上述したスケジューラ46で行われるスケジューリング処理時間と各フレームとの関係について説明する。

【0063】図5は、スケジューラ46によって行われるスケジューリングによる各種処理要求と各フレームとの関係を表わしたものである。同図（a）は、フレームタイミングを示す。同図（b）は、スケジューリング処理時間を示す。同図（c）は、非同期に要求受付部50で受け付けられる処理要求を示す。

【0064】同図（a）に示すように固定長Fの第（ $n-1$ ）～第（ $n+1$ ）のフレーム80 $_{n-1}$ ～80 $_{n+1}$ が連続して、図示しない端末局と送受信されているものとする。また同図（b）に示すように、各フレーム内におけるスケジューリング終了時刻 T_{en-1} ～ T_{en+1} は、それぞれスケジューリング情報記憶部51において所定の時間だけフレーム終了時刻より前に前倒しされている。

【0065】例えば、第nのフレーム80 $_n$ 内においては、前フレームである第（ $n-1$ ）のフレーム80 $_{n-1}$ のスケジューリング開始時刻 T_{sn-1} 以降で、第nのフレーム80 $_n$ のスケジューリング開始時刻 T_{sn} までに発生した処理要求81 $_n$ に対して、スケジューリング処理時間82 $_n$ でスケジューリングされることを示している。スケジューリング処理時間は、各フレームにおいて“ $T_t + \alpha$ ”に相当する。各スケジューリング処理時間で行われた処理結果は、次のフレームに反映される（反映83 $_{n-1}$ ～83 $_{n+1}$ ）。また、各フレームにおいてスケジューリング開始時刻までに処理要求が発生しなかった場合は、次のフレームにおけるスケジューリング対象とされる。

【0066】ここでは、スケジューリング終了時刻は、各フレームにおいて一定であるが、スケジューリング開始時刻は可変となっている。これにより、できるだけ最新の処理要求の条件を次のフレームのスケジューリング処理に反映させる。

【0067】このように本実施例におけるスケジューリング制御装置を適用したDSAを行う無線通信システムでは、基地局において、各TDMAフレームごとに所定のスケジューリング処理終了時刻から前のフレームのスケジューリング処理開始時刻から本フレームのスケジューリング処理開始時刻までに発生した各種処理要求の種別および数に応じて、スケジューリング処理開始時刻を算出し、スケジュー

ーリングに関する柔軟な時刻制御を行うようにした。これにより、処理要求に応じた必要なスケジューリング処理時間によるスケジューリング結果を、次のフレームに反映させることができるので、できるだけ最新の処理要求の条件を次のフレームのスケジューリング処理に反映させることができる。すなわち、スケジューリング開始時刻自体を時間的に後ろに移動させることによって、ある処理要求に関するスケジューリング開始時刻における情報をより新しい条件を使用することができ、リアルタイム性の高いスケジューリング制御を行うことができる。

【0068】変形例

【0069】本実施例では、DSAを行う無線通信システムへの適用例について説明したが、これに限定されるものではない。例えば、複数の処理装置に対する処理要求の選択を行う情報処理システムにも適用することができる。

【0070】図6は、本変形例におけるスケジューリング制御装置を適用した情報処理システムの構成の概要を表わしたものである。この情報処理システムは、複数の処理装置を有する処理装置群90と、処理装置群90の各装置への処理をスケジューリングして配置する処理配置部91と、各処理装置への処理要求を解析する処理要求解析部92と、スケジューリング処理開始時刻を制御する開始終了時刻制御部93とを有している。

【0071】処理装置群90は、第1～第Mの処理装置94₁～94_Mと、タイミング制御部95とを備えている。処理配置部91は、処理要求解析部92によって解析された各種処理要求を受け付ける要求受付部96と、要求受付部96によって受け付けられた各種処理を処理装置群の複数の処理装置に配置する処理選択部97と、その処理装置の選択の際のパラメータを記憶する処理情報記憶部98とを有している。要求受付部96は、処理要求解析部92によって解析された各種要求を要求種別ごとに要求順に蓄積する第1～第Lのバッファ99₁～99_Lと、要求種別ごとに処理選択部97に対して対応するバッファから処理要求を送出する第1～第Lの処理要求部100₁～100_Lとを有している。

【0072】このような構成の情報処理システムでは、処理要求解析部92から要求受付部96で各種処理要求を受け付けると、その処理要求種別ごとに対応する第1～第Lのバッファ99₁～99_Lのうちいずれか1つのバッファに格納される。開始終了時刻制御部93は、要求受付部96の第1～第Lのバッファ99₁～99_Lにおける処理要求の格納状況を監視しており、その格納状況に応じてスケジューリング処理の開始時刻を制御する。この開始時刻は、スケジューリング処理の積算時間を処理要求ごとに算出することによってスケジューリング処理開始時刻が算出されるという本実施例における開始終了時刻制御部と同様であり、説明は省略する。

【0073】開始終了時刻制御部93は、処理選択部97やタイミング制御部95にスケジューリング処理開始時刻を通知する。処理選択部97では、通知されたスケジュール処理開始時刻から所定のスケジュール処理終了時刻までの間、要求受付部96を介して入力された各種処理要求のスケジューリングを行い、1または複数の処理装置への処理の割り当てを行う。その割り当て結果は、処理情報記憶部98に記憶された各種処理の初期値などのパラメータとともに、第1～第Mの処理装置94₁～94_Mに報知される。処理装置群90のタイミング制御部95は、開始終了時刻制御部93からスケジューリング処理開始時刻が通知され、各処理装置間における同期タイミングの生成など分散処理に必要な各種タイミング制御を行う。ここでは、処理装置としているが、処理アルゴリズムと読み替えることも可能である。

【0074】このように本変形例における情報処理システムでは、本実施例における無線通信システムと同様に、発生した各種処理要求に応じてスケジューリング開始時刻を算出し、複数の処理装置に対する処理要求の配置を最新の処理要求の条件を用いて行うことができ、柔軟なスケジューリングを実現する。

【0075】なお本実施例および本変形例では、スケジューリング処理開始時刻のみを変更するものとして説明したが、これに限定されるものではない。スケジューリング処理終了時刻について、フレームごとに、あるいは処理要求の状況に応じてパラメータとして可変になるようにすることも可能である。

【0076】なお本実施例では、積算時間 T_t の算出時に、同一の処理要求には同一スケジューリング処理時間がかかるものとして説明したが、実際には同一処理要求であっても処理要求数が増えれば、スケジューリングに要する時間はより多く必要とする。そこで、この非線形性を考慮した受付度数に応じてスケジューリング処理時間を処理要求種別ごとに予め設定したテーブルを設けて、より詳細にスケジューリング処理時間の積算時間 T_t を算出するようにしてもよい。また、インターネットやテレビ電話、あるいは電子メールなどの用途に応じて変更されるデータ転送速度を考慮して積算時間 T_t を算出するようにしてもよい。

【0077】なお本実施例では、無線基地局および無線端末局の間のスケジューリングを行う無線通信システムについて説明したが、これに限定されるものではない。例えば、交換局と同一物理回線で接続される端末群局若しくは交換局同士のスケジューリングを行う一対多接続の有線通信システムについても適用することができる。例えば、1本の物理回線を複数で共有する双方向回線で、交換局がスケジューリングにより集中管理するシステムの場合、交換局が各局から伝送帯域の要求を収集し、スケジューリングに必要な開始時刻の制御を行わせる。あるいは、交換局同士の場合には、スケジューリン

グは別個の交換局からの処理要求を収集し、ある交換局に対するスケジューリングを送信側で行い、その際のスケジューリング処理の開始時刻の制御を行わせる。このような物理的な片方向回線では、スケジューリングは送信側のみで行えば十分であり、双方がそれぞれ送信側機能および受信側機能の両方を備え、2本の片方向回線を互いに備えることで送受信を容易に実現することができる。

【0078】なお本実施例とは異なり、毎フレームごとに開始終了時刻制御が不要で、例えば数フレームに1回あるいは数マイクロ秒に1回だけスケジューリング処理を行うリアルタイム性を要求されないシステムの場合には、これに対応して長周期的にパラメータ変化を開始終了時刻制御に反映させるようにすればよい。これにより、より柔軟な時間の概念を導入し、効率的なスケジューリング処理を可能とする。

【0079】なお本実施例では、スケジューリング対象が同一時間長のフレームである場合について説明したが、不定期な期間内でスケジューリングを行う場合にも適用することができる。この場合、時間のパラメータとして、新たにフレーム開始時刻およびフレーム終了時刻を追加し、これらパラメータをも参照してスケジューリングを行うようにすることで、同様に柔軟なスケジューリングを可能とする。また、時間単位がフレームであることに限定されるものではない。

【0080】なお本実施例では、開始終了時刻制御により開始時刻と、終了時刻とが同一フレーム内に収まる場合について説明したが、これに限定されるものではない。例えば、前フレームあるいは次フレームにまで開始終了時刻制御が行われる場合についても適用すること可能である。例えばフレームの先頭では、フレームの後半のスケジューリングが不要な場合がこれに該当する。

【0081】なお本実施例および本変形例では、スケジューリング処理開始時刻のみ変更するものとして説明したが、これに限定されるものではない。例えば、処理要求に従った時間配置の中途段階における時刻制限や、処理要求に伴って副次的に生じる処理に関する時刻制限をパラメータとして、設けるようにしてもよい。

【0082】なお本実施例および本変形例のように、スケジューリング開始やスケジューリング終了といった処理時刻別のパラメータに限定されず、処理内容別の時刻パラメータを適用することもできる。例えば、処理種別ごとに、ある処理については開始時刻 t_{11} 、終了時刻 t_{12} 、中途時刻 t_{13} など、別の処理については開始時刻 t_{21} 、終了時刻 t_{22} 、中途時刻 t_{23} など、処理要求に応じて時間配置の中途段階における時刻制限や処理要求に従って副次的に発生する別処理に関する時刻制限などを別々に設定して、スケジューリングを行わせるようにすることも可能である。また、処理別に複数の開始時刻および終了時刻を設け、あるフレーム内で連続した時間にこ

れらの処理を配置することも可能である。この場合、

“ $t_{12} = t_{21}$ ”、“ $t_{22} = t_{31}$ ”、・・・のように連続的に配置し、本実施例における開始終了時刻制御を、それぞれ処理要求ごとに、そして処理要求の合計に対して行うことになる。

【0083】なお本実施例および本変形例では、処理要求は要求種別ごとにバッファリングされるものとして説明したが、これに限定されるものではない。処理の要求受付部である処理要求を受け付けると、その時点で複数の処理要求に展開されるような場合にも適用することができる。この場合、展開後の処理要求に基づいて、それぞれの必要な処理時間を算出すればよい。

【0084】なお、さらに本実施例および本変形例では、ある一連の時間におけるスケジューリングのように順次処理を時間的に配置するシステムについて説明したが、これに限定されるものではない。例えば、各処理装置を別々に選択させて並列処理による複数の開始終了時刻制御を行うようにしてもよい。この場合、処理装置ごとに各種選択処理に必要なパラメータを設定する。

【0085】

【発明の効果】以上説明したように請求項1および請求項5記載の発明によれば、処理要求が発生してからスケジューリングが開始されるまでの間に、処理要求とは非同期にその処理要求に対する条件が時々刻々と更新されるため、スケジューリング開始時点でスケジューリングに用いる各種パラメータを確定させるシステムに適用する場合、スケジューリング開始時刻をなるべく後半に移動させてスケジューリングに必要な処理時間を設定することができるので、処理の待ち時間を削減することができる。受け付けられた処理要求に関して可能な限り最新の条件を使用するリアルタイム性の高いスケジューリング制御を行うことができる。

【0086】また請求項2および請求項6記載の発明によれば、毎回一定の期間内でスケジューリング処理が区切られるフレーム内のタイムスロット割り当てを行うDSAに適用することで、請求項1または請求項4記載の発明による制御効果を得ることができる。

【0087】さらに請求項3記載の発明によれば、スケジューリング処理に必要な処理時間を設定する一方、システムに依存するスケジューリング終了時刻を必要に応じてスケジューリング終了時刻をパラメータとして変更するようにしたので、より柔軟なスケジューリング処理を行うことができるようになる。

【0088】さらにまた請求項4記載の発明によれば、予め記憶された処理要求ごとに決められたスケジューリング処理時間を参照して、スケジューリング処理開始時刻の算出の際に処理要求の数と積算することによって、スケジューリング処理時間の積算時間を算出するようにしたので、スケジューリング処理開始時間を簡素な構成で、容易に算出することができるようになる。

【図面の簡単な説明】

【図1】本実施例におけるスケジューリング制御装置が適用されたDSAを行う無線通信システムの基地局の構成の概要を示す構成図である。

【図2】本実施例におけるスケジューラおよびフレームの構成要素を示すブロック図である。

【図3】本実施例におけるスケジューリング処理内容の概要を示す流れ図である。

【図4】本実施例における開始終了時刻制御部で行われるスケジューリング開始時刻の生成処理の一例を示す流れ図である。

【図5】本実施例におけるスケジューラによって行われるスケジューリングによる各種処理要求と各フレームとの関係を示す説明図である。

【図6】本変形例におけるスケジューリング制御装置を適用した情報処理システムの構成の概要を示す構成図である。

【図7】従来提案されたスケジューリング制御装置が適用されたDSAを行う無線通信システムの構成の概要を示す構成図である。

【図8】TDMAフレームの構成の概要を示す説明図である。

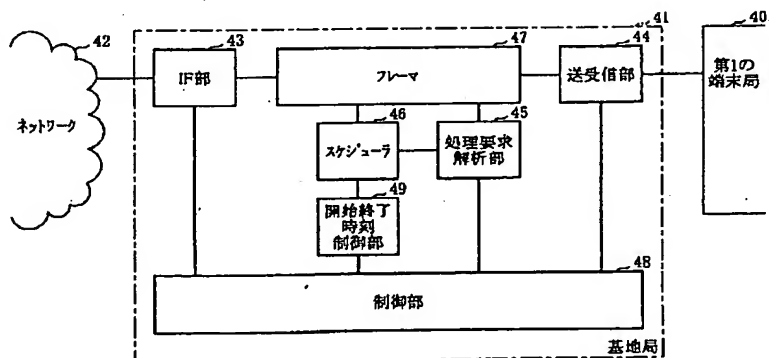
【図9】従来の基地局の構成要素を示すブロック図である。

【図10】従来のスケジューラによるスケジューリング処理内容の概要を示す流れ図である。

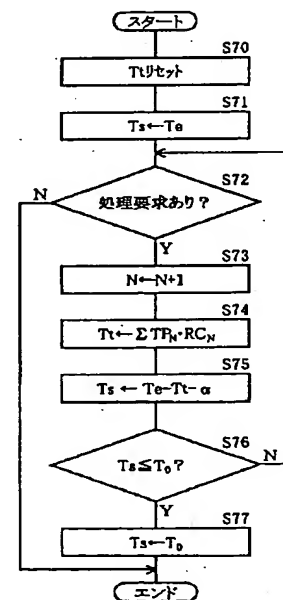
【符号の説明】

- 10、41 基地局
 11₁、40₁ 第1の端末局
 11₂～11₄ 第2～第4の端末局
 12、42 ネットワーク
 22、43 IF部
 23、44 送受信部
 24、45、92 処理要求解析部
 25、46 スケジューラ
 26、47 フレーム
 27、48 制御部
 49、93 開始終了時刻制御部
 50 要求受付部
 51 スケジューリング情報記憶部
 52 スケジューリング部
 53₁～53_N 第1～第Nの要求バッファ
 54₁～54_N 第1～第Nの処理要求部
 55 通信タイミング制御部
 90 処理装置群
 91 処理配置部
 94₁～94_M 第1～第Mの処理装置
 95 タイミング制御部
 96 要求受付部
 97 処理選択部
 98 処理情報記憶部
 99₁～99_L 第1～第Lのバッファ
 100₁～100_L 第1～第Lの処理要求部

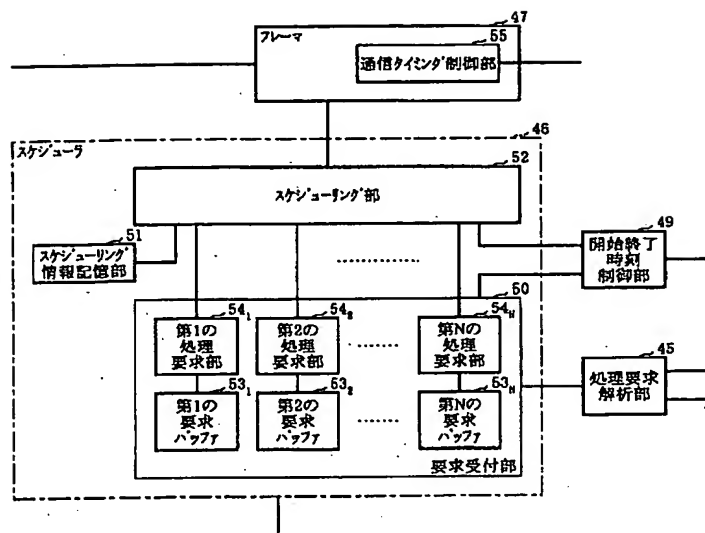
【図1】



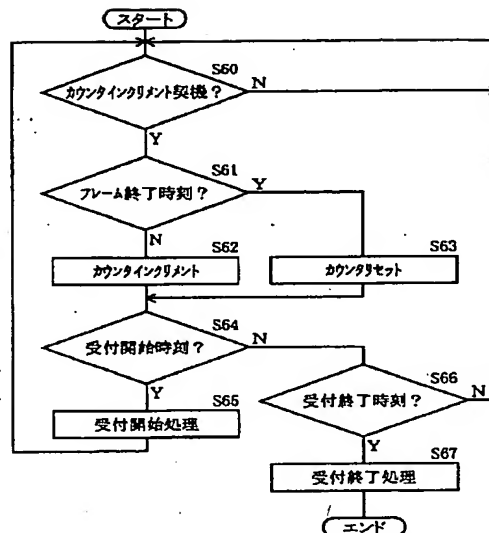
【図4】



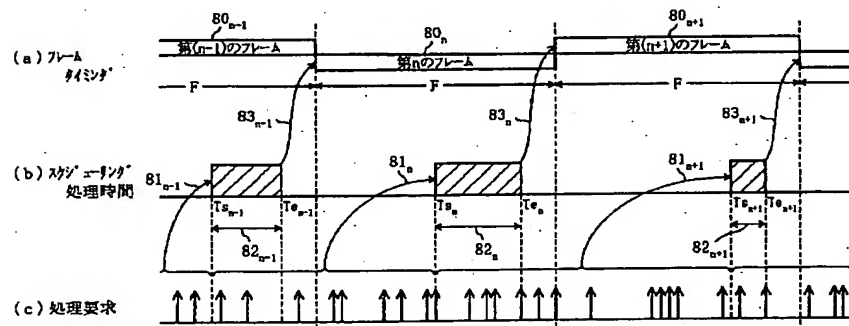
【図2】



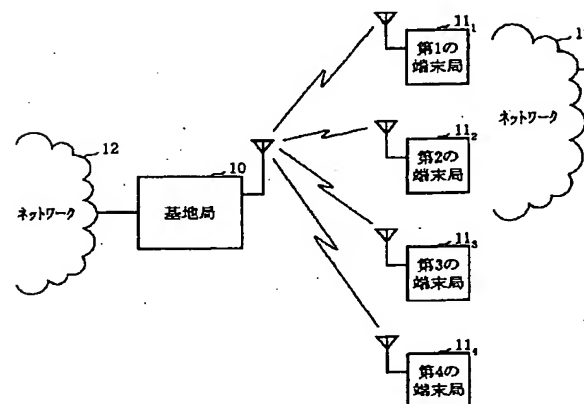
【図3】



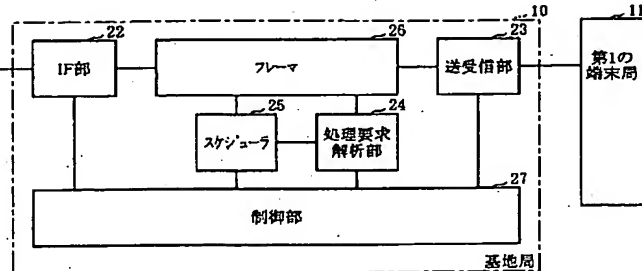
【図5】



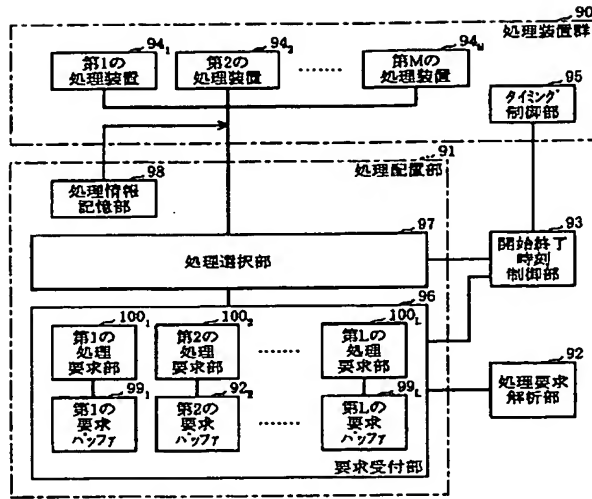
【図7】



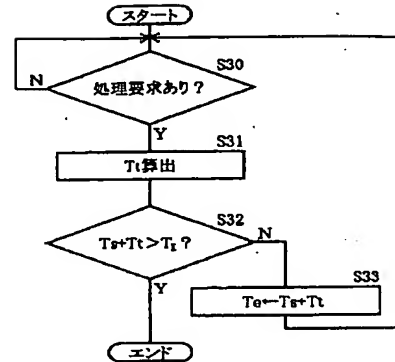
【図9】



【図6】



【図10】



【図8】

